

华大九天 IC 设计技术研讨会

近年来，在国家集成电路产业基金的带动下，以华为海思、紫光展锐等为代表的整个中国的 IC 产业异彩纷呈。然而愈发复杂的功能需求、更先进的工艺节点、更小的特征尺寸、更短的产品开发周期、日益严格的行业规范、产品差异化下的激烈竞争以及降本高效的产品需求，导致行业对 EDA 工具提出更高的要求；与此同时，复杂的国际形势，国外三大 EDA 巨头的垄断之痛何时能发生根本性的变革，国产 EDA 工具的突围之路任重道远。

为适应集成电路高性能 IC 设计及优化趋势，发展高效的电路仿真及性能良率提升技术，加强行业内的学习和交流，华大九天携手深圳国家集成电路设计深圳产业化基地共同举办 IC 设计技术研讨会。现诚邀集成电路行业从业人员、各院校相关专业师生参加，共同探讨 IC 设计及优化新技术、新方法。

主办单位

北京华大九天软件有限公司

协办单位

国家集成电路设计深圳产业化基地

培训时间：5 月 29 日 下午

培训地址：深圳市南山区科技中二路深圳软件园二期 4 栋 6 楼

培训导师：

华大九天产品经理 陈 志

华大九天产品经理 刘晓明

日程安排：

时间	主题
13:00-13:30	国产 EDA 的发展及华大九天概览
13:30-15:00	高效的模拟/数模混合 IC 设计全流程解决方案
	高效的模拟/数模混合 IC 设计平台
	高速高精度模拟电路仿真验证方案
15:00-15:10	茶歇与交流
15:10-16:50	Yield-PPA driven SoC 特色解决方案
	Yield-PPA driven 的时钟/时序分析与优化技术
	全面的 std-cell/IP 质量验证方案
	高效的版图分析与集成方案
16:50-17:10	幸运抽奖与会后交流

报名方式

扫描下方二维码在线报名



欢迎报名参会！
研讨会无需缴纳任何费用

会议联系人：赵小姐

联系电话：17727839096

邮箱：zhaodq@empyrean.com.cn / guanbz@szicc.net

参会即可获得纪念品，更有机会参加幸运抽奖！

